

Inhalt

		Seite
<i>R. Sander</i>	Erfolgreiche CAD-Anwendung in der Elektrotechnik CAD-Application Effectively Organized in the Electrical Industry	1
<i>E. Hörbst und P. Birzele</i>	Das CAD-Entwurfssystem VENUS für komplexe Semicustom- Bausteine mit Standardzellen, allgemeinen Zellen oder Gate Arrays The CAD System VENUS for Complex Semicustom-Chips with Standard Cells, Macro Cells or Gate Arrays	21
<i>G. Hergert</i>	Ein CAD-unterstütztes Planungssystem für Schaltanlagen A Planning System Supported by CAD for Switchgear	43
<i>M. Kleinwächter</i>	CAEE für Einsteiger Starting up with CAEE	65
<i>M. Gerbershagen und S. Huss</i>	Ein Programmsystem zur Ermittlung der Signallaufzeiten für die Simulation integrierter CMOS Schaltungen A Software System for the Calculation of Signal Delays for the Simulation of Integrated CMOS Circuits	83
<i>S. Bergmann</i>	Technologietrends in der Entwicklung elektronischer Baugruppen Technological Trends in the Design of Electronic Boards	105
<i>K.-J. von Bismarck</i>	CAE-Workstation – Alternative bei der Schaltungsentwicklung CAE-Workstation – Alternative Way in Electronical Development	119
<i>W. Leimbach</i>	Logiksimulation und Testbarkeitsanalyse – Werkzeuge für den Entwurf von zuverlässigen und testbaren digitalen Systemen Logic Simulation and Testability Analysis – Tools for Design of Reliable and Testable Digital Systems	131