

# Inhaltsverzeichnis

<b>Vorwort</b> . . . . .	<b>5</b>
<b>Die Autoren</b> . . . . .	<b>6</b>
<b>Rahmenlehrplan für den Fachlehrgang IV D Digitale Steuerungstechnik</b> . . . . .	<b>8</b>
<b>Erläuterungen zu den Prüfungsaufgaben für den Lehrgang IV D</b> . . . . .	<b>11</b>
<b>Prüfungsaufgaben für die schriftlichen Prüfungen</b> . . . . .	<b>13</b>
<b>IV D. 1 Logische Grundfunktionen und Logikfamilien</b> . . . . .	<b>13</b>
<b>IV D. 2 Analyse und Synthese Logischer Schaltnetze</b> . . . . .	<b>37</b>
<b>IV D. 3 Sequentielle Schaltwerke</b> . . . . .	<b>61</b>
<b>IV D. 4 Zählschaltungen</b> . . . . .	<b>97</b>
<b>IV D. 5 Speicherschaltungen</b> . . . . .	<b>145</b>
<b>IV D. 6 Signalgeber</b> . . . . .	<b>161</b>
<b>IV D. 7 Ausgabebausteine</b> . . . . .	<b>181</b>
<b>IV D. 8 Umsetzer</b> . . . . .	<b>201</b>
<b>IV D. 9 PLL-Schaltung</b> . . . . .	<b>237</b>
<b>IV D. 10 Digitale Datenübertragung</b> . . . . .	<b>253</b>
<b>Informationen über die bundeseinheitlichen Elektronik-Lehrgänge nach den Richtlinien des Heinz-Piest-Instituts</b> . . . . .	<b>266</b>
<b>Aufbau des Schulungsprogramms</b> . . . . .	<b>267</b>